

RENCANA PEMBELAJARAN SEMESTER (R P S)



MATAKULIAH : PRAK. ELEKTRONIKA DASAR
KODE MK : EAD602531
SEMESTER : III (Tiga)

Penyusun:

Salmawaty Tansa, ST., M.Eng.
NIP. 197604272006042002

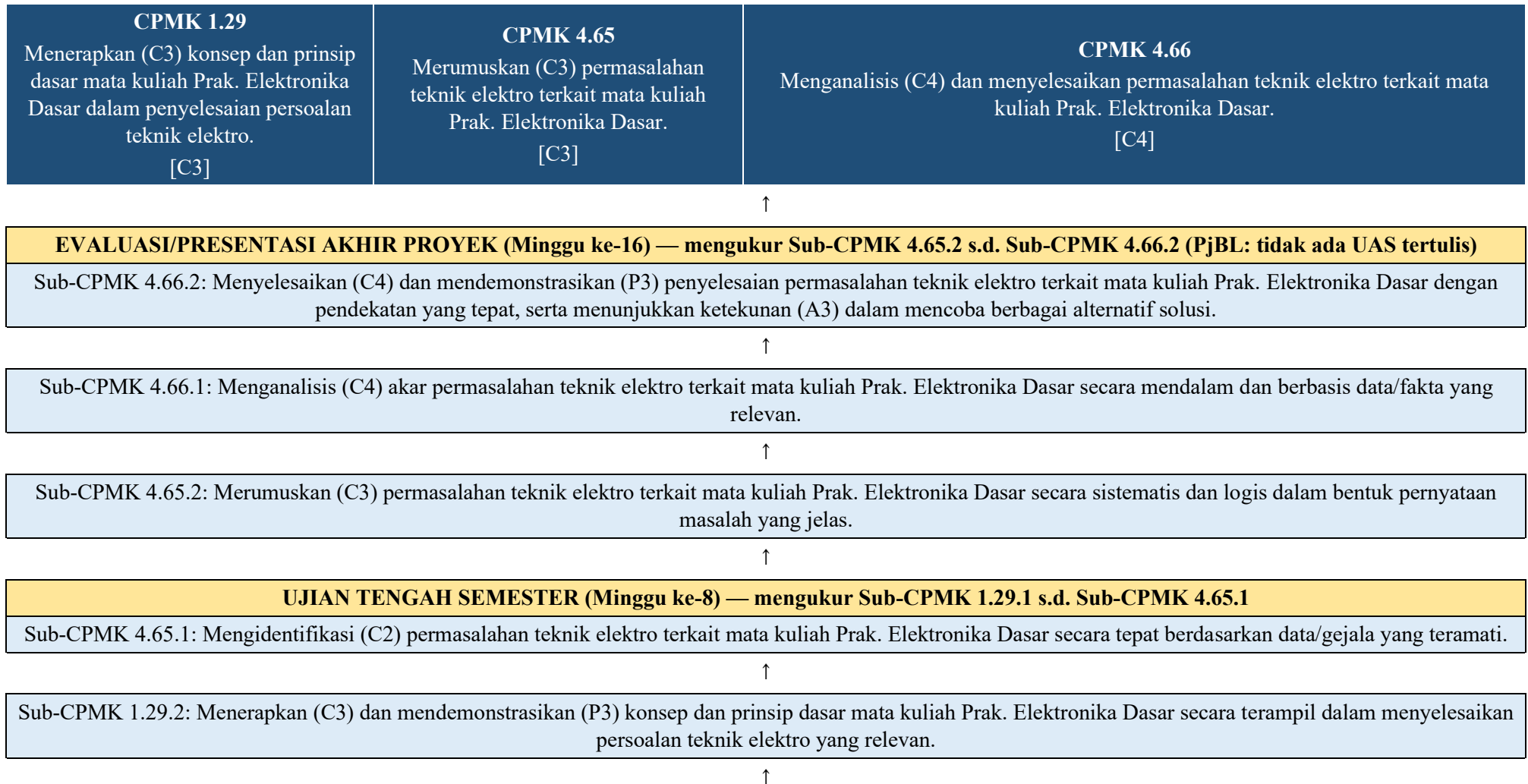
PROGRAM STUDI S1 TEKNIK ELEKTRO
JURUSAN TEKNIK ELEKTRO
FAKULTAS TEKNIK
UNIVERSITAS NEGERI GORONTALO
2026

LEMBAR PENGESAHAN

Mata Kuliah	Kode	Bobot (SKS)		Semester	Revisi
		Teori	Praktikum		
Prak. Elektronika Dasar	EAD602531	0	1	III	OBE
Mata Kuliah Syarat	Elektronika Dasar				
Kelompok Mata Kuliah	Rumpun Keahlian Elektronika				
Tim Pengajar	1. Salmawaty Tansa, ST., M.Eng. Iskandar Z. Nasibu, S.Pd, M.Eng.				
Otorisasi	Validator Wakil Dekan 1  Dr. Arip Mulyanto, S.Kom., M.kom		Ketua Program Studi  Ifan Wiranto, ST.,MT		

ANALISIS INSTRUKSIONAL PEMBELAJARAN

(Peta Hubungan antar Sub-CPMK)



Sub-CPMK 1.29.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.



UNIVERSITAS NEGERI GORONTALO				KODE DOKUMEN
FAKULTAS TEKNIK				
PROGRAM STUDI S1 TEKNIK ELEKTRO				

RENCANA PEMBELAJARAN SEMESTER (RPS)					
Visi Keilmuan Prodi : Mengembangkan Teknologi Bidang Elektro yang berorientasi pada Energi Baru Terbarukan Berbasis Potensi Kawasan.					
MATA KULIAH	KODE	RUMPUN MATA KULIAH (RMK)	BOBOT SKS	SEMESTER	TANGGAL PENYUSUNAN
Prak. Elektronika Dasar	EAD602531	Rumpun Keahlian Elektronika	T= 0 P= 1	III	30 Juli 2025
OTORISASI	DOSEN PENGEMBANG RPS		KOORDINATOR RMK	GPM (Gugus Penjaminan Mutu)	KETUA PRODI
					
Team Teaching	Salmawaty Tansa, ST., M.Eng.		Iskandar Z. Nasibu, S.Pd, M.Eng.	Zainudin Bonok, ST.,MT	Ifan Wiranto, ST.,MT

Capaian Pembelajaran Lulusan (CPL berdasarkan Keputusan asosiasi FOREI)	CPL PRODI (Capaian Pembelajaran Lulusan Program Studi) Yang Dibebankan Pada Mata Kuliah)	
	CPL-1	Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.
	CPL-4	Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.
Sustainable Development Goals (SDGs Terkait Mata Kuliah)	SDGs YANG DIDUKUNG MATA KULIAH	
	SDG 9	Industri, Inovasi, dan Infrastruktur (Industry, Innovation and Infrastructure)
Capaian Pembelajaran Mata Kuliah (CPMK adalah turunan CPL). CPMK bisa diturunkan menjadi sub CPMK tergantung keluasan dan kedalaman serta karakteristik konten mata kuliah	CP MATA KULIAH (CPMK)	
	CPMK 1.29	Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro.
	CPMK 4.65	Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.
	CPMK 4.66	Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.
	Kemampuan Akhir tiap Tahapan Belajar (Sub CPMK)	
	Sub-CPMK 1.29.1	Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
	Sub-CPMK 1.29.2	Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.
	Sub-CPMK 4.65.1	Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.
	Sub-CPMK 4.65.2	Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.

	Sub-CPMK 4.66.1	Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.					
	Sub-CPMK 4.66.2	Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.					
Korelasi CPL Terhadap CPMK	CPL	CPMK 1.29		CPMK 4.65		CPMK 4.66	
	CPL-1	v					
	CPL-4			v		v	
Korelasi CPMK Terhadap Sub-CPMK	CPMK	Sub-CPMK 1.29.1	Sub-CPMK 1.29.2	Sub-CPMK 4.65.1	Sub-CPMK 4.65.2	Sub-CPMK 4.66.1	Sub-CPMK 4.66.2
	CPMK 1.29	v	v				
	CPMK 4.65			v	v		
	CPMK 4.66					v	v
Deskripsi Singkat Mata Kuliah	Mata kuliah Prak. Elektronika Dasar membahas praktikum rangkaian elektronika dasar di laboratorium, meliputi pengujian karakteristik dan aplikasi dioda, rangkaian penyearah, dioda zener dan regulator tegangan, karakteristik transistor bipolar (BJT) dan konfigurasi bias, serta penguat transistor sinyal kecil, sebagai penguatan keterampilan praktis atas materi mata kuliah Elektronika Dasar.						
Bahan Kajian / Materi Pembelajaran	1.	Praktikum karakteristik dan aplikasi dioda (kurva karakteristik, penyearah setengah dan gelombang penuh)					
	2.	Praktikum dioda zener, rangkaian clipper/clamper, dan regulator tegangan sederhana					
	3.	Praktikum karakteristik transistor bipolar (BJT) dan penentuan titik kerja (bias)					
	4.	Praktikum rangkaian bias transistor (fixed bias, voltage divider bias)					
	5.	Praktikum penguat transistor sinyal kecil (common emitter)					
	6.	Praktikum studi kasus rancang bangun rangkaian elektronika sederhana (proyek PjBL)					
Pustaka	Utama :						
	1.	Boylestad, R.L., & Nashelsky, L. (2013). Electronic Devices and Circuit Theory, 11th Edition. Pearson.					
	2.	Sedra, A.S., & Smith, K.C. (2020). Microelectronic Circuits, 8th Edition. Oxford University Press.					
	3.	Neamen, D.A. (2009). Microelectronics: Circuit Analysis and Design, 4th Edition. McGraw-Hill.					
	4.	Millman, J., & Halkias, C. (2010). Electronic Devices and Circuits, 2nd Edition. McGraw-Hill.					

	5.	Rashid, M.H. (2016). Microelectronic Circuits: Analysis and Design, 3rd Edition. Cengage Learning.
	6.	Malvino, A.P., & Bates, D.J. (2016). Electronic Principles, 8th Edition. McGraw-Hill.
	7.	Floyd, T.L. (2018). Electronic Devices, 10th Edition. Pearson.
	8.	Modul Praktikum Elektronika Dasar, Laboratorium Teknik Elektro, Universitas Negeri Gorontalo.
	Pendukung :	
	9.	Sutrisno. (1986). Elektronika: Teori dan Penerapannya Jilid 1. Penerbit ITB.
	10.	Sudirham, S. (2012). Analisis Rangkaian Elektronika. Darpublic.
Dosen Pengampu	Salmawaty Tansa, ST., M.Eng. Iskandar Z. Nasibu, S.Pd, M.Eng.	
Mata Kuliah Syarat (Jika Ada)	Tidak ada	

Minggu Ke-	Kemampuan Akhir Yang Diharapkan (Sub CPMK)	Materi Pembelajaran	Bentuk Pembelajaran [Estimasi Waktu]		Indikator dan Kriteria	Penilaian			Referensi
			Luring	Daring		Kelompok & Jenis	Teknik, Instrumen & Bentuk	Bobot (%)	
1	Sub-CPMK 1.29.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	1. Kontrak praktikum; pengenalan komponen dan alat ukur laboratorium elektronika (multimeter, breadboard, power supply) dan	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung :		1.1. Ketepatan menerapkan konsep dan prinsip dasar praktikum elektronika untuk menyelesaikan soal-soal latihan	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	3	1,2,7

		keselamatan kerja.	Laptop LCD Waktu : Praktikum : 1 x 170"						
2	Sub-CPMK 1.29.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	Review teori karakteristik dan aplikasi dioda sebagai persiapan praktikum.	Bentuk : Ceramah Metode : Ceramah & diskusi Media Utama : Bahan ajar/modul praktikum Media Pendukung : Laptop LCD Waktu : Praktikum : 1 x 170"		2.1. Ketepatan menjelaskan prosedur pengujian karakteristik dioda	Kelompok : Kognitif Jenis : -	-	-	1,2,7
3	Sub-CPMK 1.29.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	Praktikum pengujian karakteristik dioda dan rangkaian penyearah setengah gelombang/gelombang penuh menggunakan multimeter dan osiloskop.	Bentuk : Demonstrasi/Praktikum Metode : Demonstrasi dan latihan terbimbing di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Modul praktikum Dioda Breadboard		3.1. Ketepatan menerapkan konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar	Kelompok : Psikomotorik Jenis : Observasi	Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum Bentuk: Tugas Praktikum (Observasi)	11	1,2,7

			Osiloskop Waktu : Praktikum : 1 x 170”		dan sistematis				
4	Sub-CPMK 1.29.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Teori dioda zener, rangkaiannya clipper/clamper, dan regulator tegangan sederhana sebagai dasar praktikum.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Laptop LCD Waktu : Praktikum : 1 x 170”		4.1. Ketepatan menjelaskan karakteristik dioda zener dan prinsip regulator tegangan	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	2	1,2,4
5	Sub-CPMK 1.29.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Review prosedur pengujian rangkaiannya clipper, clamper, dan regulator tegangan sederhana.	Bentuk : Ceramah Metode : Ceramah & diskusi Media Utama : Bahan ajar/modul praktikum Media Pendukung : Laptop LCD Waktu :		5.1. Ketepatan menjelaskan prosedur pengujian rangkaiannya clipper, clamper, dan regulator tegangan	Kelompok : Kognitif Jenis : -	-	-	1,2,4

			Praktikum : 1 x 170”						
6	Sub-CPMK 1.29.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Praktikum pengujian rangkaian dioda zener, clipper, clamper, dan regulator tegangan sederhana menggunakan osiloskop.	Bentuk : Demonstrasi/Praktikum Metode : Demonstrasi dan latihan terbimbing di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Modul praktikum Dioda zener Breadboard Osiloskop Waktu : Praktikum : 1 x 170”		6.1. Ketepatan dan keterampilan menerapkan dan mendemonstrasikan konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan	Kelompok : Psikomotorik Jenis : Observasi	Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum Bentuk: Tugas Praktikum (Observasi)	11	1,2,4
7	Sub-CPMK 4.65.1 Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.	Teori karakteristik transistor bipolar (BJT) dan identifikasi permasalahan pengujian titik kerja (bias).	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif di laboratorium Media Utama : Bahan ajar/modul praktikum		7.1. Ketepatan mengidentifikasi permasalahan pengujian titik kerja transistor bipolar (BJT)	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	3	1,2,6

			Media Pendukung : Laptop LCD Waktu : Praktikum : 1 x 170"						
8	UTS Ujian Tengah Semester	Ujian Tengah Semester (UTS) — materi Sub-CPMK 1.29.1 s.d. Sub-CPMK 4.65.1 (pengujian dioda dan aplikasinya, dioda zener/clipper/clamper, dan identifikasi permasalahan titik kerja transistor BJT).	Bentuk : Ujian di kelas Metode : Tes tertulis Media Utama : Naskah soal Media Pendukung : - Waktu : Praktikum : 1 x 170"		Ketepatan menjawab soal UTS sesuai capaian Sub-CPMK 1.29.1 s.d. Sub-CPMK 4.65.1	Kelompok : Kognitif Jenis : Ujian	Teknik : Tes Tertulis Instrumen Soal Esai/Uraian Bentuk: UTS	14	1,2,4,6,7
9	Sub-CPMK 4.65.1 Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.	Praktikum pengujian titik kerja transistor BJT dan identifikasi anomali data pengukuran.	Bentuk : Demonstrasi/Praktikum Metode : Demonstrasi dan latihan terbimbing di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Modul praktikum Transistor BJT		9.1 Ketepatan mengidentifikasi permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala	Kelompok : Psikomotorik Jenis : Observasi	Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum Bentuk: Tugas Praktikum (Observasi)	11	1,2,6

			Breadboard Multimeter Waktu : Praktikum : 1 x 170”		yang teramati				
10	Sub-CPMK 4.65.2 Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	Teori rangkaian bias transistor (fixed bias, voltage divider bias) dan perumusan masalah pengujian titik kerja.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Laptop LCD Waktu : Praktikum : 1 x 170”		10.1.Ketepatan merumuskan permasalahan pengujian rangkaiian bias transistor	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	2	1,2,6
11	Sub-CPMK 4.65.2 Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	Praktikum pengujian rangkaiian bias transistor (fixed bias dan voltage divider bias) dan perumusan masalah stabilitas titik kerja.	Bentuk : Demonstrasi/Praktikum Metode : Demonstrasi dan latihan terbimbing di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Modul praktikum		11.1.Ketepatan merumuskan permasalahan teknik elektro secara sistematis dan logis dalam bentuk pernyataan	Kelompok : Psikomotorik Jenis : Observasi	Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum Bentuk: Tugas Praktikum (Observasi)	10	1,2,6

			Transistor BJT Breadboard Multimeter Waktu : Praktikum : 1 x 170”		masalah yang jelas				
12	Sub-CPMK 4.66.1 Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	Teori penguat transistor sinyal kecil (common emitter) sebagai dasar analisis akar permasalahan penguatan sinyal.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Laptop LCD Waktu : Praktikum : 1 x 170”		12.1.Ketepatan menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	5	1,2,5,8
13	Sub-CPMK 4.66.1 Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	Praktikum pengujian penguat transistor sinyal kecil (common emitter) menggunakan osiloskop dan function generator.	Bentuk : Demonstrasi/Praktikum Metode : Demonstrasi dan latihan terbimbing di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung :		13.1.Ketepatan menganalisis akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara	Kelompok : Psikomotorik Jenis : Observasi	Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum Bentuk: Tugas Praktikum (Observasi)	10	1,2,5,8

			Modul praktikum Transistor BJT Osiloskop Function generator Waktu : Praktikum : 1 x 170"		mendalam dan berbasis data/fakta yang relevan				
14	Sub-CPMK 4.66.2 Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.	Proyek PjBL (Minggu 1): identifikasi dan analisis kasus nyata rangkaian elektronika (mis. penguat sinyal kecil atau rangkaian catu daya sederhana) di laboratorium; penyusunan rencana penyelesaian dan rancangan rangkaian.	Bentuk : PjBL Metode : Project-Based Learning — kerja kelompok di laboratorium Media Utama : Bahan ajar/modul praktikum Media Pendukung : Lembar kerja proyek Komponen elektronika Waktu : Praktikum : 1 x 170"		14.1. Ketekunan dan ketepatan dalam merumuskan rencana penyelesaian permasalahan rangkaian elektronika	Kelompok : Afektif Jenis : Tugas	- Teknik : Penugasan Kelompok Instrumen Rubrik Penilaian Proyek Bentuk: Tugas Praktikum (Observasi)	8	1,2,5,6,8
15	Sub-CPMK 4.66.2 Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah	Proyek PjBL (Minggu 2): pengujian dan penyelesaian rangkaian elektronika hasil rancangan di	Bentuk : PjBL Metode : Demonstrasi dan pengujian kelompok di laboratorium Media Utama :		15.1. Ketepatan menyelesaikan dan mendemonstrasikan penyelesaian	Kelompok : Psikomotorik Jenis : Observasi	- Teknik : Observasi Instrumen Lembar Observasi Kinerja Praktikum	10	1,2,5,6,8

	Prak. Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.	laboratorium, serta observasi unjuk kerja dan demonstrasi hasil proyek.	Bahan ajar/modul praktikum Media Pendukung : Lembar kerja proyek Osiloskop Waktu : Praktikum : 1 x 170"		permasalahan rangkaian elektronika dengan pendekatan yang tepat		Bentuk: Tugas Praktikum (Observasi)		
16	Evaluasi/ Presentasi Akhir Proyek	Evaluasi/Presentasi Akhir Proyek (PjBL): presentasi dan demonstrasi akhir proyek rangkaian elektronika hasil Tugas 6 di laboratorium (tidak ada UAS tertulis).	Bentuk : PjBL - Evaluasi/Presentasi Proyek Akhir Metode : Presentasi dan demonstrasi kelompok Media Utama : Bahan presentasi (slide) Media Pendukung : - Waktu : Praktikum : 1 x 170"		Ketepatan mempresentasikan dan bertanggungjawabkan hasil proyek akhir rangkaian elektronika	Kelompok : Psikomotorik Jenis : Presentasi	-	-	1,2,5,6,8

PORTOFOLIO PENILAIAN & EVALUASI KETERCAPAIAN CPL MAHASISWA

Mg	CPL	CPMK	Sub-CPMK	Indikator	Bentuk Penilaian	Bobot Nilai (%)	Bobot (%) Sub-CPMK	Nilai Mhs	Capaian CPL pada MK
1	CPL-1	CPMK 1.29	Sub-CPMK 1.29.1	1.29.1	Kuis 1: Alat Ukur Laboratorium dan Keselamatan Kerja	3	3		
2	CPL-1	CPMK 1.29	Sub-CPMK 1.29.1	1.29.1	-	-	-		
3	CPL-1	CPMK 1.29	Sub-CPMK 1.29.1	1.29.1	Tugas 1 (Observasi Praktikum): Pengujian Karakteristik Dioda dan Rangkaian Penyearah	11	11		
4	CPL-1	CPMK 1.29	Sub-CPMK 1.29.2	1.29.2	Kuis 2: Dioda Zener dan Regulator Tegangan Sederhana	2	2		
5	CPL-1	CPMK 1.29	Sub-CPMK 1.29.2	1.29.2	-	-	-		
6	CPL-1	CPMK 1.29	Sub-CPMK 1.29.2	1.29.2	Tugas 2 (Observasi Praktikum): Pengujian Dioda Zener, Clipper, Clamper, dan Regulator Tegangan	11	11		
7	CPL-4	CPMK 4.65	Sub-CPMK 4.65.1	4.65.1	Kuis 3: Karakteristik Transistor Bipolar (BJT) dan Titik Kerja	3	3		
8	CPL-1/CPL-4	CPMK 1.29-4.65	UTS	1.29.1-4.65.1	Ujian Tengah Semester (UTS) — Ujian Tertulis	14	14		

Mg	CPL	CPMK	Sub-CPMK	Indikator	Bentuk Penilaian	Bobot Nilai (%)	Bobot (%) Sub-CPMK	Nilai Mhs	Capaian CPL pada MK
9	CPL-4	CPMK 4.65	Sub-CPMK 4.65.1	4.65.1	Tugas 3 (Observasi Praktikum): Pengujian Titik Kerja Transistor BJT	11	11		
10	CPL-4	CPMK 4.65	Sub-CPMK 4.65.2	4.65.2	Kuis 4: Rangkaian Bias Transistor	2	2		
11	CPL-4	CPMK 4.65	Sub-CPMK 4.65.2	4.65.2	Tugas 4 (Observasi Praktikum): Pengujian Rangkaian Bias Transistor	10	10		
12	CPL-4	CPMK 4.66	Sub-CPMK 4.66.1	4.66.1	Kuis 5: Penguat Transistor Sinyal Kecil (Common Emitter)	5	5		
13	CPL-4	CPMK 4.66	Sub-CPMK 4.66.1	4.66.1	Tugas 5 (Observasi Praktikum): Pengujian Penguat Transistor Sinyal Kecil	10	10		
14	CPL-4	CPMK 4.66	Sub-CPMK 4.66.2	4.66.2	Tugas 6 (PjBL): Identifikasi & Rancangan Rangkaian Elektronika	8	8		
15	CPL-4	CPMK 4.66	Sub-CPMK 4.66.2	4.66.2	Tugas 6 (PjBL): Pengujian & Penyelesaian Rangkaian	10	10		
16	CPL-4	CPMK 4.66	UAS	4.65.2-4.66.2	Evaluasi/Presentasi Akhir Proyek (PjBL: tidak ada UAS tertulis)	0	0		
TOTAL BOBOT						100	100		

Nilai akhir mahasiswa = Σ (Nilai mahasiswa x Bobot%). Ketercapaian CPL mata kuliah dihitung dari agregasi penilaian yang memetakan CPMK/Sub-CPMK terhadap CPL-1 dan CPL-4.

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 1: Alat Ukur Laboratorium dan Keselamatan Kerja	± 20 menit (Minggu ke-1)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.29: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.29.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
DISKRIPSI TUGAS		
Kuis 1 berupa soal pilihan ganda/isian singkat yang menguji pemahaman mahasiswa terhadap fungsi komponen dan alat ukur laboratorium elektronika serta keselamatan kerja. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-1.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menerapkan konsep dan prinsip dasar praktikum elektronika untuk menyelesaikan soal-soal latihan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 2: Dioda Zener dan Regulator Tegangan Sederhana	± 20 menit (Minggu ke-4)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.29: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.29.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.
DISKRIPSI TUGAS		
Kuis 2 berupa soal pilihan ganda/isian singkat yang menguji pemahaman mahasiswa terhadap karakteristik dioda zener dan prinsip regulator tegangan sederhana. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-4.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menjelaskan karakteristik dioda zener dan prinsip regulator tegangan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 3: Karakteristik Transistor Bipolar (BJT) dan Titik Kerja	± 20 menit (Minggu ke-7)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.65.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.
DISKRIPSI TUGAS		
Kuis 3 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa mengidentifikasi permasalahan pengujian titik kerja transistor bipolar (BJT). Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-7.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mengidentifikasi permasalahan pengujian titik kerja transistor bipolar (BJT)	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 4: Rangkaian Bias Transistor	± 20 menit (Minggu ke-10)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.65.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.
DISKRIPSI TUGAS		
Kuis 4 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa merumuskan permasalahan pengujian rangkaian bias transistor (fixed bias, voltage divider bias). Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-10.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan merumuskan permasalahan pengujian rangkaian bias transistor	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 5: Penguat Transistor Sinyal Kecil (Common Emitter)	± 20 menit (Minggu ke-12)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.66: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.66.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.
DISKRIPSI TUGAS		
Kuis 5 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil konfigurasi common emitter. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-12.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 1 (Observasi Praktikum): Pengujian Karakteristik Dioda dan Rangkaian Penyearah	Pertemuan ke-3 (di laboratorium)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.29: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.29.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
DISKRIPSI TUGAS		
Tugas 1 berupa praktikum pengujian karakteristik dioda dan rangkaian penyearah setengah gelombang/gelombang penuh menggunakan multimeter dan osiloskop. Penilaian dilakukan melalui observasi langsung kinerja mahasiswa selama praktikum di laboratorium pada pertemuan ke-3.		
BENTUK DAN FORMAT LUARAN		
Laporan praktikum berisi data hasil pengujian karakteristik dioda dan rangkaian penyearah beserta analisis, dilengkapi lembar observasi kinerja praktikum.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menerapkan konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 2 (Observasi Praktikum): Pengujian Dioda Zener, Clipper, Clamper, dan Regulator Tegangan	Pertemuan ke-6 (di laboratorium)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.29: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.29.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.
DISKRIPSI TUGAS		
Tugas 2 berupa praktikum pengujian rangkaian dioda zener, clipper, clamper, dan regulator tegangan sederhana menggunakan osiloskop. Penilaian dilakukan melalui observasi langsung kinerja mahasiswa selama praktikum di laboratorium pada pertemuan ke-6.		
BENTUK DAN FORMAT LUARAN		
Laporan praktikum berisi data hasil pengujian rangkaian dioda zener, clipper, clamper, dan regulator tegangan, dilengkapi lembar observasi kinerja praktikum.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan dan keterampilan menerapkan dan mendemonstrasikan konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 3 (Observasi Praktikum): Pengujian Titik Kerja Transistor BJT	Pertemuan ke-9 (di laboratorium)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.65.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.
DISKRIPSI TUGAS		
Tugas 3 berupa praktikum pengujian titik kerja transistor BJT serta identifikasi anomali data pengukuran. Penilaian dilakukan melalui observasi langsung kinerja mahasiswa selama praktikum di laboratorium pada pertemuan ke-9, melanjutkan materi minggu ke-7.		
BENTUK DAN FORMAT LUARAN		
Laporan praktikum berisi data hasil pengujian titik kerja transistor BJT beserta identifikasi anomali, dilengkapi lembar observasi kinerja praktikum.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mengidentifikasi permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 4 (Observasi Praktikum): Pengujian Rangkaian Bias Transistor	Pertemuan ke-11 (di laboratorium)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.65.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.
DISKRIPSI TUGAS		
Tugas 4 berupa praktikum pengujian rangkaian bias transistor (fixed bias, voltage divider bias) serta perumusan masalah stabilitas titik kerja. Penilaian dilakukan melalui observasi langsung kinerja mahasiswa selama praktikum di laboratorium pada pertemuan ke-11.		
BENTUK DAN FORMAT LUARAN		
Laporan praktikum berisi data hasil pengujian rangkaian bias transistor beserta rumusan masalah, dilengkapi lembar observasi kinerja praktikum.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan merumuskan permasalahan teknik elektro secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 5 (Observasi Praktikum): Pengujian Penguat Transistor Sinyal Kecil	Pertemuan ke-13 (di laboratorium)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.66: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.66.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.
DISKRIPSI TUGAS		
Tugas 5 berupa praktikum pengujian penguat transistor sinyal kecil (common emitter) menggunakan osiloskop dan function generator. Penilaian dilakukan melalui observasi langsung kinerja mahasiswa selama praktikum di laboratorium pada pertemuan ke-13.		
BENTUK DAN FORMAT LUARAN		
Laporan praktikum berisi data hasil pengujian penguat transistor sinyal kecil (common emitter), dilengkapi lembar observasi kinerja praktikum.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menganalisis akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas Praktikum (Observasi)	Tugas 6 (Observasi Praktikum): Proyek PjBL — Rancang Bangun Rangkaian Elektronika	2 pekan (Minggu ke-14 s.d. ke-15, di laboratorium)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.66: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.66.2: Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.

DISKRIPSI TUGAS
Tugas 6 merupakan proyek Project-Based Learning (PjBL) berkelompok yang dilaksanakan selama 2 minggu di laboratorium (minggu ke-14 dan ke-15) dengan rincian bobot: (1) Minggu ke-14 (bobot 8%): identifikasi dan analisis kasus nyata rangkaian elektronika (mis. penguat sinyal kecil atau rangkaian catu daya sederhana), serta penyusunan rencana penyelesaian dan rancangan rangkaian; (2) Minggu ke-15 (bobot 10%): pengujian dan penyelesaian rangkaian hasil rancangan, dinilai melalui observasi langsung unjuk kerja dan demonstrasi hasil proyek di laboratorium. Total bobot Tugas 6 adalah 18% (8% + 10%), mencakup seluruh proses proyek mulai dari identifikasi kasus hingga demonstrasi hasil. Evaluasi/presentasi akhir proyek pada minggu ke-16 merupakan bagian dari rangkaian evaluasi PjBL ini (lihat tabel Evaluasi Akhir Semester) dan tidak menambah bobot baru, sehingga tidak diperlukan tabel Presentasi terpisah untuk penilaian bobot.
BENTUK DAN FORMAT LUARAN
Laporan praktikum proyek PjBL (identifikasi kasus, rancangan, dan hasil pengujian) beserta lembar observasi kinerja demonstrasi hasil proyek pada minggu ke-15.

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketekunan dan ketepatan dalam merumuskan rencana penyelesaian serta menyelesaikan dan mendemonstrasikan penyelesaian permasalahan rangkaian elektronika dengan pendekatan yang tepat	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA UJIAN TENGAH SEMESTER MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	Ujian Tengah Semester	WAKTU Pengerjaan Tugas
Ujian	Materi pertemuan ke-1 s.d. ke-7: pengujian dioda dan aplikasinya, dioda zener, clipper/clamper, regulator tegangan, dan identifikasi permasalahan titik kerja transistor BJT (Sub-CPMK 1.29.1 s.d. Sub-CPMK 4.65.1).	100 menit, dilaksanakan pada sesi praktikum minggu ke-8.
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro. CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 1.29: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar dalam penyelesaian persoalan teknik elektro. CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 1.29.1 s.d. Sub-CPMK 4.65.1
DISKRIPSI TUGAS		
Ujian Tengah Semester (UTS) berupa ujian tertulis individu yang mencakup materi pertemuan ke-1 s.d. ke-7, meliputi pengujian dioda dan aplikasinya, dioda zener, clipper/clamper, regulator tegangan, serta dasar identifikasi permasalahan titik kerja transistor BJT. Soal berbentuk esai/uraian yang menguji pemahaman konsep dan prosedur praktikum secara sistematis.		
BENTUK DAN FORMAT LUARAN		
Lembar jawaban ujian tertulis, dikerjakan secara individu dalam waktu 100 menit.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menjawab soal-soal ujian tengah semester materi pertemuan ke-1 s.d. ke-7	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA UJIAN AKHIR SEMESTER MAHASISWA		
	Nama MK	Kode MK
	Prak. Elektronika Dasar	EAD602531
TEKNIK EVALUASI	WAKTU Pengerjaan Tugas	
Ujian	Evaluasi/Presentasi Akhir Proyek	
	Presentasi dan demonstrasi akhir proyek rangkaian elektronika hasil Tugas 6 di laboratorium, di depan dosen dan mahasiswa lain (PjBL: tidak ada UAS tertulis, nilai proyek telah dinilai pada Tugas 6, bobot pada tabel Portofolio Penilaian = 0%).	170 menit (Praktikum 1 x 170"), dilaksanakan pada minggu ke-16.
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.65: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar. dan CPMK 4.66: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar.	Sub-CPMK 4.65.2 s.d. Sub-CPMK 4.66.2 (materi pertemuan ke-9 s.d. ke-15)
DISKRIPSI TUGAS		
Evaluasi Akhir Semester berupa presentasi dan demonstrasi akhir proyek PjBL (Tugas 6) berupa rangkaian elektronika yang telah diselesaikan, dipresentasikan di laboratorium di depan dosen dan mahasiswa lain pada minggu ke-16. Karena mata kuliah ini berjenis PjBL, tidak terdapat ujian tertulis UAS; nilai proyek telah diperhitungkan sepenuhnya pada Tugas 6, sehingga bobot evaluasi akhir ini pada tabel Portofolio Penilaian adalah 0%.		
BENTUK DAN FORMAT LUARAN		
Presentasi dan demonstrasi hasil proyek di laboratorium, disertai tanya jawab dan umpan balik dari dosen.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mempresentasikan dan mempertanggungjawabkan hasil proyek akhir rangkaian elektronika	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RUBRIK PENILAIAN

SUBCPMK	Kategorisasi Tingkatan Kinerja									Pengampu Penilai
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A	
Sub-CPMK 1.29.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.

Sub-CPMK 1.29.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Prak. Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 4.65.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 4.65.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.

Sub-CPMK 4.66.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 4.66.2: Menyelesaikan (C4) dan mendemonstrasika n (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Prak. Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.

REFERENSI.

DAFTAR PUSTAKA	
No	Referensi
Pustaka Utama:	
1	Boylestad, R.L., & Nashelsky, L. (2013). Electronic Devices and Circuit Theory, 11th Edition. Pearson.
2	Sedra, A.S., & Smith, K.C. (2020). Microelectronic Circuits, 8th Edition. Oxford University Press.
3	Neamen, D.A. (2009). Microelectronics: Circuit Analysis and Design, 4th Edition. McGraw-Hill.
4	Millman, J., & Halkias, C. (2010). Electronic Devices and Circuits, 2nd Edition. McGraw-Hill.
5	Rashid, M.H. (2016). Microelectronic Circuits: Analysis and Design, 3rd Edition. Cengage Learning.
6	Malvino, A.P., & Bates, D.J. (2016). Electronic Principles, 8th Edition. McGraw-Hill.
7	Floyd, T.L. (2018). Electronic Devices, 10th Edition. Pearson.
8	Modul Praktikum Elektronika Dasar, Laboratorium Teknik Elektro, Universitas Negeri Gorontalo.
Pustaka Pendukung:	
9	Sutrisno. (1986). Elektronika: Teori dan Penerapannya Jilid 1. Penerbit ITB.
10	Sudirham, S. (2012). Analisis Rangkaian Elektronika. Darpublic.