

RENCANA PEMBELAJARAN SEMESTER (R P S)



MATAKULIAH : ELEKTRONIKA DASAR
KODE MK : EAD602432
SEMESTER : III (Tiga)

Penyusun:

Salmawaty Tansa, ST., M.Eng.
NIP. 197604272006042002

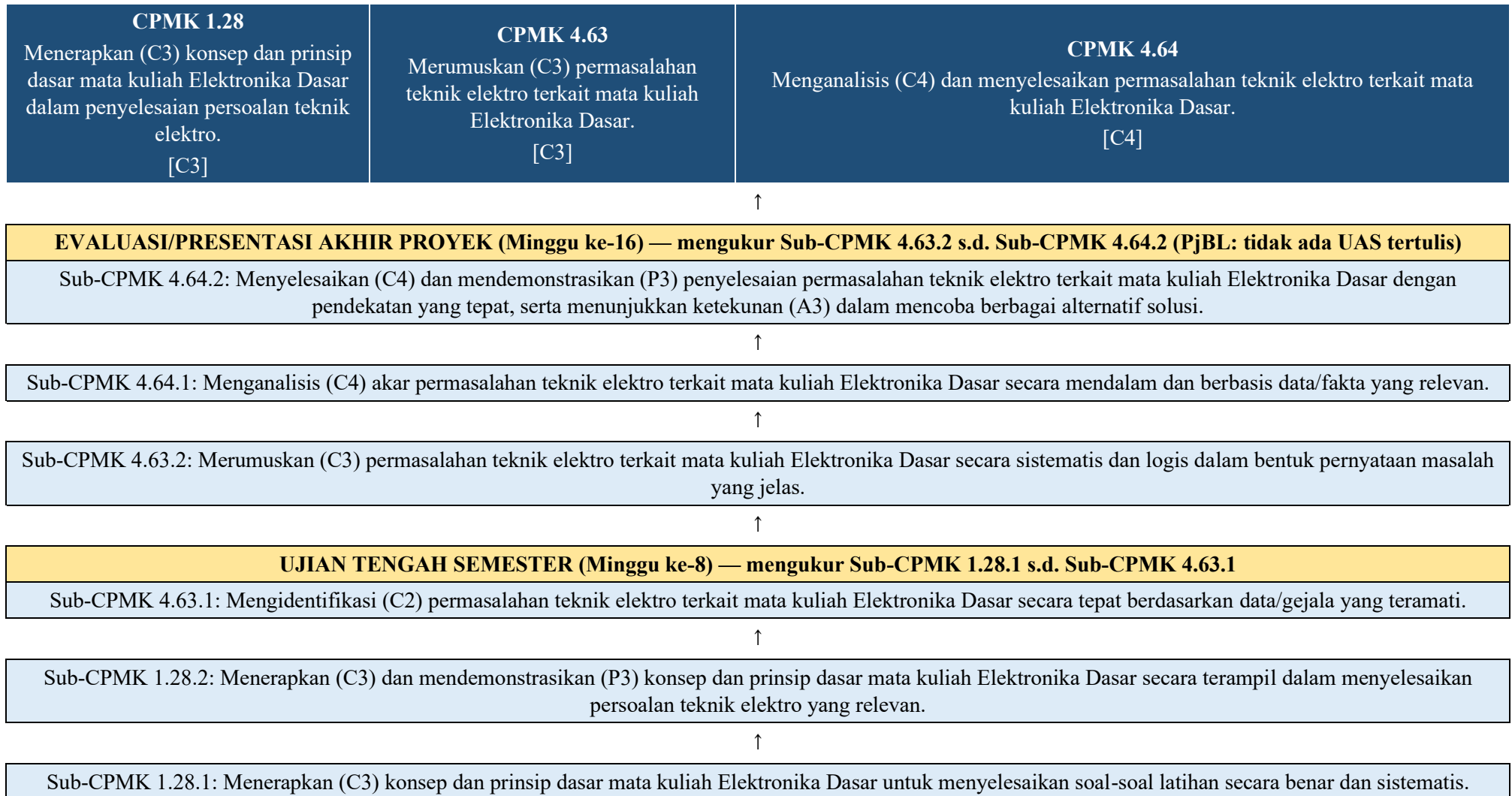
PROGRAM STUDI S1 TEKNIK ELEKTRO
JURUSAN TEKNIK ELEKTRO
FAKULTAS TEKNIK
UNIVERSITAS NEGERI GORONTALO
2026

LEMBAR PENGESAHAN

Mata Kuliah	Kode	Bobot (SKS)		Semester	Revisi
		Teori	Praktikum		
Elektronika Dasar	EAD602432	2	0	III	OBE
Mata Kuliah Syarat	Rangkaian Listrik 2				
Kelompok Mata Kuliah	Rumpun Keahlian Elektronika				
Tim Pengajar	1. Salmawaty Tansa, ST., M.Eng. Iskandar Z. Nasibu, S.Pd, M.Eng.				
Otorisasi	Validator Wakil Dekan 1  Dr. Arip Mulyanto, S.Kom., M.kom		Ketua Program Studi  Ifan Wiranto, ST.,MT		

ANALISIS INSTRUKSIONAL PEMBELAJARAN

(Peta Hubungan antar Sub-CPMK)





UNIVERSITAS NEGERI GORONTALO	KODE DOKUMEN
FAKULTAS TEKNIK	
PROGRAM STUDI SI TEKNIK ELEKTRO	

RENCANA PEMBELAJARAN SEMESTER (RPS)					
Visi Keilmuan Prodi : Mengembangkan Teknologi Bidang Elektro yang berorientasi pada Energi Baru Terbarukan Berbasis Potensi Kawasan.					
MATA KULIAH	KODE	RUMPUN MATA KULIAH (RMK)	BOBOT SKS		TANGGAL PENYUSUNAN
Elektronika Dasar	EAD602432	Rumpun Keahlian Elektronika	T= 2 P= 0		30 Juli 2025
OTORISASI	DOSEN PENGEMBANG RPS		KOORDINATOR RMK	GPM (Gugus Penjaminan Mutu)	KETUA PRODI
					
Team Teaching	Salmawaty Tansa, ST., M.Eng.		Iskandar Z. Nasibu, S.Pd, M.Eng.	Zainudin Bonok, ST.,MT	Ifan Wiranto, ST.,MT

Capaian Pembelajaran Lulusan (CPL berdasarkan Keputusan asosiasi FOREI)	CPL PRODI (Capaian Pembelajaran Lulusan Program Studi) Yang Dibebankan Pada Mata Kuliah)	
	CPL-1	Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.
	CPL-4	Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.
Sustainable Development Goals (SDGs Terkait Mata Kuliah)	SDGs YANG DIDUKUNG MATA KULIAH	
	SDG 9	Industri, Inovasi, dan Infrastruktur (Industry, Innovation and Infrastructure)
Capaian Pembelajaran Mata Kuliah (CPMK adalah turunan CPL). CPMK bisa diturunkan menjadi sub CPMK tergantung keluasan dan kedalaman serta karakteristik konten mata kuliah	CP MATA KULIAH (CPMK)	
	CPMK 1.28	Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro.
	CPMK 4.63	Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.
	CPMK 4.64	Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.
	Kemampuan Akhir tiap Tahapan Belajar (Sub CPMK)	
	Sub-CPMK 1.28.1	Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
	Sub-CPMK 1.28.2	Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.
	Sub-CPMK 4.63.1	Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.
	Sub-CPMK 4.63.2	Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.
	Sub-CPMK 4.64.1	Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.

	Sub-CPMK 4.64.2	Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.					
Korelasi CPL Terhadap CPMK	CPL	CPMK 1.28		CPMK 4.63		CPMK 4.64	
	CPL-1	v					
	CPL-4			v		v	
Korelasi CPMK Terhadap Sub-CPMK	CPMK	Sub-CPMK 1.28.1	Sub-CPMK 1.28.2	Sub-CPMK 4.63.1	Sub-CPMK 4.63.2	Sub-CPMK 4.64.1	Sub-CPMK 4.64.2
	CPMK 1.28	v	v				
	CPMK 4.63			v	v		
	CPMK 4.64					v	v
Deskripsi Singkat Mata Kuliah	Mata kuliah Elektronika Dasar membahas konsep dan prinsip dasar elektronika, meliputi karakteristik dan aplikasi dioda semikonduktor, transistor bipolar (BJT) dan konfigurasi bias, penguat transistor sinyal kecil, serta penerapannya pada rancangan rangkaian elektronika sederhana melalui pendekatan Project-Based Learning (PjBL).						
Bahan Kajian / Materi Pembelajaran	1.	Konsep dasar semikonduktor dan karakteristik dioda					
	2.	Aplikasi dioda: penyearah setengah gelombang dan gelombang penuh					
	3.	Dioda zener, rangkaian clipper dan clamper, serta regulator tegangan sederhana					
	4.	Transistor bipolar (BJT): struktur, karakteristik, dan konfigurasi dasar					
	5.	Analisis dan desain rangkaian bias transistor (fixed bias, voltage divider bias)					
	6.	Penguat transistor sinyal kecil (common emitter) dan penerapannya pada studi kasus/proyek PjBL					
Pustaka	Utama :						
	1.	Boylestad, R.L., & Nashelsky, L. (2013). Electronic Devices and Circuit Theory, 11th Edition. Pearson.					
	2.	Sedra, A.S., & Smith, K.C. (2020). Microelectronic Circuits, 8th Edition. Oxford University Press.					
	3.	Neamen, D.A. (2009). Microelectronics: Circuit Analysis and Design, 4th Edition. McGraw-Hill.					
	4.	Millman, J., & Halkias, C. (2010). Electronic Devices and Circuits, 2nd Edition. McGraw-Hill.					
	5.	Rashid, M.H. (2016). Microelectronic Circuits: Analysis and Design, 3rd Edition. Cengage Learning.					
	6.	Malvino, A.P., & Bates, D.J. (2016). Electronic Principles, 8th Edition. McGraw-Hill.					

	7.	Floyd, T.L. (2018). Electronic Devices, 10th Edition. Pearson.
	8.	Sutrisno. (1986). Elektronika: Teori dan Penerapannya Jilid 1. Penerbit ITB.
	Pendukung :	
	9.	Sudirham, S. (2012). Analisis Rangkaian Elektronika. Darpublic.
	10.	Modul/Diktat Elektronika Dasar, Jurusan Teknik Elektro, Universitas Negeri Gorontalo.
Dosen Pengampu	Salmawaty Tansa, ST., M.Eng. Iskandar Z. Nasibu, S.Pd, M.Eng.	
Mata Kuliah Syarat (Jika Ada)	Tidak ada	

Minggu Ke-	Kemampuan Akhir Yang Diharapkan (Sub CPMK)	Materi Pembelajaran	Bentuk Pembelajaran [Estimasi Waktu]		Indikator dan Kriteria	Penilaian			Referensi
			Luring	Daring		Kelompok & Jenis	Teknik, Instrumen & Bentuk	Bobot (%)	
1	Sub-CPMK 1.28.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	1. Kontrak perkuliahan; konsep dasar semikonduktor dan karakteristik dioda.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif & tanya jawab Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50"		1.1. Ketepatan menerapkan konsep dasar semikonduktor dan karakteristik dioda untuk menyelesaikan soal-soal latihan	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	5	1,2,7

			TT : 2 x 60" BM : 2 x 60"						
2	Sub-CPMK 1.28.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	Analisis rangkaian penyearah setengah gelombang dan gelombang penuh menggunakan dioda.	Bentuk : Ceramah Metode : Ceramah & diskusi Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		2.1. Ketepatan menjelaskan prinsip kerja rangkaian penyearah dioda	Kelompok : Kognitif Jenis : -	-	-	1,2,7
3	Sub-CPMK 1.28.1 Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	Diskusi kelompok dan latihan soal analisis rangkaian penyearah dioda (setengah gelombang dan gelombang penuh).	Bentuk : Diskusi Metode : Diskusi kelompok & latihan soal Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		3.1. Ketepatan menerapkan konsep dan prinsip dasar analisis rangkaian penyearah dioda untuk menyelesaikan soal-soal latihan secara benar dan sistematis	Kelompok : Kognitif Jenis : Tugas	Teknik : Penugasan Individu Instrumen Rubrik Penilaian Tugas Bentuk: Tugas	7	1,2,7

4	Sub-CPMK 1.28.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Dioda zener dan rangkaian regulator tegangan sederhana.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif & tanya jawab Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		4.1. Ketepatan menjelaskan karakteristik dioda zener dan prinsip regulator tegangan	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	4	1,2,4
5	Sub-CPMK 1.28.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Rangkaian clipper dan clamper menggunakan dioda sebagai penerapan lanjutan.	Bentuk : Ceramah Metode : Ceramah & diskusi Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		5.1. Ketepatan menjelaskan prinsip kerja rangkaian clipper dan clamper	Kelompok : Kognitif Jenis : -	-	-	1,2,4

6	Sub-CPMK 1.28.2 Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	Praktik analisis dan simulasi rangkaian clipper, clamper, dan regulator tegangan sederhana pada persoalan teknik elektro.	Bentuk : Praktik Metode : Diskusi & studi kasus terbimbing Media Utama : Bahan ajar Lembar kerja Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		6.1. Ketepatan dan keterampilan menerapkan dan mendemonstrasikan konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan	Kelompok : Psikomotorik Jenis : Tugas	Teknik : Penugasan Individu Instrumen Rubrik Penilaian Tugas Bentuk: Tugas	6	1,2,4
7	Sub-CPMK 4.63.1 Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan	Karakteristik transistor bipolar (BJT) dan identifikasi permasalahan penentuan titik kerja (bias).	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif & tanya jawab Media Utama : Bahan ajar		7.1. Ketepatan mengidentifikasi permasalahan penentuan titik kerja transistor	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat	5	1,2,6

	data/gejala yang teramati.		Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		bipolar (BJT)		Bentuk: Kuis		
8	UTS Ujian Tengah Semester	Ujian Tengah Semester (UTS) — materi Sub-CPMK 1.28.1 s.d. Sub-CPMK 4.63.1 (dioda dan aplikasinya, dioda zener, clipper/clamper, dan identifikasi permasalahan titik kerja transistor BJT).	Bentuk : Ujian di kelas Metode : Tes tertulis Media Utama : Naskah soal Media Pendukung : - Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		Ketepatan menjawab soal UTS sesuai capaian Sub-CPMK 1.28.1 s.d. Sub-CPMK 4.63.1	Kelompok : Kognitif Jenis : Ujian	Teknik : Tes Tertulis Instrumen Soal Esai/Uraian Bentuk: UTS	24	1,2,4,6,7
9	Sub-CPMK 4.63.1 Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.	Diskusi dan latihan identifikasi permasalahan penentuan titik kerja transistor BJT pada berbagai konfigurasi rangkaian.	Bentuk : Diskusi Metode : Diskusi & studi kasus terbimbing Media Utama : Bahan ajar Lembar kerja Media Pendukung : Laptop LCD Waktu :		9.1 Ketepatan mengidentifikasi permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala	Kelompok : Kognitif Jenis : Tugas	Teknik : Penugasan Individu Instrumen Rubrik Penilaian Tugas Bentuk: Tugas	6	1,2,6

			TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		yang teramati				
10	Sub-CPMK 4.63.2 Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	Perumusan masalah analisis rangkaian bias transistor (fixed bias, voltage divider bias).	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif & tanya jawab Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		10.1.Ketepatan merumuskan permasalahan analisis rangkaian bias transistor	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	4	1,2,6
11	Sub-CPMK 4.63.2 Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	Diskusi kelompok dan latihan perumusan masalah rangkaian bias transistor pada konfigurasi fixed bias dan voltage divider bias.	Bentuk : Diskusi Metode : Diskusi kelompok & latihan soal Media Utama : Bahan ajar Lembar kerja Media Pendukung : Laptop LCD Waktu : TM : 2 x 50"		11.1.Ketepatan merumuskan permasalahan teknik elektro secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas	Kelompok : Kognitif Jenis : Tugas	Teknik : Penugasan Individu Instrumen Rubrik Penilaian Tugas Bentuk: Tugas	6	1,2,6

			TT : 2 x 60" BM : 2 x 60"						
12	Sub-CPMK 4.64.1 Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	Analisis penguat transistor sinyal kecil konfigurasi common emitter.	Bentuk : Ceramah & Tanya Jawab Metode : Ceramah interaktif & tanya jawab Media Utama : Bahan ajar Slide presentasi Media Pendukung : Laptop LCD Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		12.1.Ketepatan menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil	Kelompok : Kognitif Jenis : Kuis	Teknik : Kuis Instrumen Pilihan Ganda/Isian Singkat Bentuk: Kuis	8	1,2,5,8
13	Sub-CPMK 4.64.1 Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	Diskusi dan latihan analisis penguat transistor sinyal kecil (common emitter) berdasarkan data/fakta rangkaian.	Bentuk : Diskusi Metode : Diskusi & studi kasus terbimbing Media Utama : Bahan ajar Lembar kerja Media Pendukung : Laptop LCD Waktu : TM : 2 x 50"		13.1.Ketepatan menganalisis akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta	Kelompok : Kognitif Jenis : Tugas	Teknik : Penugasan Individu Instrumen Rubrik Penilaian Tugas Bentuk: Tugas	6	1,2,5,8

			TT : 2 x 60" BM : 2 x 60"		yang relevan				
14	Sub-CPMK 4.64.2 Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.	Proyek PjBL (Minggu 1): identifikasi dan analisis kasus nyata rangkaian elektronika (mis. penguat sinyal kecil atau rangkaian catu daya sederhana); penyusunan rencana penyelesaian.	Bentuk : PjBL Metode : Project-Based Learning — kerja kelompok Media Utama : Bahan ajar Lembar kerja proyek Media Pendukung : Laptop LCD Komponen elektronika Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		14.1. Ketekunan dan ketepatan dalam merumuskan rencana penyelesaian permasalahan rangkaian elektronika	Kelompok : Afektif Jenis : Tugas	- Teknik : Penugasan Kelompok Instrumen Rubrik Penilaian Proyek Bentuk: Tugas	8	1,2,5,6,8
15	Sub-CPMK 4.64.2 Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan	Proyek PjBL (Minggu 2): penyelesaian dan pengujian rangkaian elektronika hasil rancangan, serta presentasi hasil proyek di depan kelas.	Bentuk : PjBL Metode : Presentasi dan demonstrasi kelompok Media Utama : Bahan ajar Bahan presentasi (slide) Media Pendukung :		15.1. Ketepatan menyelesaikan dan mendemonstrasikan penyelesaian permasalahan rangkaian elektronika	Kelompok : Psikomotorik Jenis : Presentasi	- Teknik : Presentasi Kelompok Instrumen Rubrik Penilaian Presentasi Bentuk: Presentasi	11	1,2,5,6,8

	ketekunan (A3) dalam mencoba berbagai alternatif solusi.		Laptop LCD Komponen elektronika Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		dengan pendekatan yang tepat				
16	Evaluasi/ Presentasi Akhir Proyek	Evaluasi/Presentasi Akhir Proyek (PjBL): presentasi dan demonstrasi akhir proyek rangkaian elektronika hasil Tugas 6 (tidak ada UAS tertulis).	Bentuk : PjBL - Evaluasi/Presentasi Proyek Akhir Metode : Presentasi dan demonstrasi kelompok Media Utama : Bahan presentasi (slide) Media Pendukung : - Waktu : TM : 2 x 50" TT : 2 x 60" BM : 2 x 60"		Ketepatan mempresentasikan dan mempertanggungjawabkan hasil proyek akhir rangkaian elektronika	Kelompok : Psikomotorik Jenis : Presentasi	-	-	1,2,5,6,8

PORTOFOLIO PENILAIAN & EVALUASI KETERCAPAIAN CPL MAHASISWA

Mg	CPL	CPMK	Sub-CPMK	Indikator	Bentuk Penilaian	Bobot Nilai (%)	Bobot (%) Sub-CPMK	Nilai Mhs	Capaian CPL pada MK
1	CPL-1	CPMK 1.28	Sub-CPMK 1.28.1	1.28.1	Kuis 1: Konsep Dasar Semikonduktor dan Karakteristik Dioda	5	5		
2	CPL-1	CPMK 1.28	Sub-CPMK 1.28.1	1.28.1	-	-	-		
3	CPL-1	CPMK 1.28	Sub-CPMK 1.28.1	1.28.1	Tugas 1: Analisis Rangkaian Penyearah Dioda	7	7		
4	CPL-1	CPMK 1.28	Sub-CPMK 1.28.2	1.28.2	Kuis 2: Dioda Zener dan Regulator Tegangan Sederhana	4	4		
5	CPL-1	CPMK 1.28	Sub-CPMK 1.28.2	1.28.2	-	-	-		
6	CPL-1	CPMK 1.28	Sub-CPMK 1.28.2	1.28.2	Tugas 2: Analisis Rangkaian Clipper, Clamper, dan Regulator Tegangan	6	6		
7	CPL-4	CPMK 4.63	Sub-CPMK 4.63.1	4.63.1	Kuis 3: Identifikasi Permasalahan Titik Kerja Transistor Bipolar (BJT)	5	5		
8	CPL-1/CPL-4	CPMK 1.28-4.63	UTS	1.28.1-4.63.1	Ujian Tengah Semester (UTS) — Ujian Tertulis	24	24		

Mg	CPL	CPMK	Sub-CPMK	Indikator	Bentuk Penilaian	Bobot Nilai (%)	Bobot (%) Sub-CPMK	Nilai Mhs	Capaian CPL pada MK
9	CPL-4	CPMK 4.63	Sub-CPMK 4.63.1	4.63.1	Tugas 3: Identifikasi Permasalahan Titik Kerja Transistor BJT	6	6		
10	CPL-4	CPMK 4.63	Sub-CPMK 4.63.2	4.63.2	Kuis 4: Perumusan Masalah Rangkaian Bias Transistor	4	4		
11	CPL-4	CPMK 4.63	Sub-CPMK 4.63.2	4.63.2	Tugas 4: Perumusan Masalah Rangkaian Bias Transistor	6	6		
12	CPL-4	CPMK 4.64	Sub-CPMK 4.64.1	4.64.1	Kuis 5: Analisis Penguat Transistor Sinyal Kecil (Common Emitter)	8	8		
13	CPL-4	CPMK 4.64	Sub-CPMK 4.64.1	4.64.1	Tugas 5: Analisis Penguat Transistor Sinyal Kecil	6	6		
14	CPL-4	CPMK 4.64	Sub-CPMK 4.64.2	4.64.2	Tugas 6 (PjBL): Identifikasi & Rancangan Rangkaian Elektronika	8	8		
15	CPL-4	CPMK 4.64	Sub-CPMK 4.64.2	4.64.2	Tugas 6 (PjBL): Penyelesaian, Pengujian & Presentasi	11	11		
16	CPL-4	CPMK 4.64	UAS	4.63.2-4.64.2	Evaluasi/Presentasi Akhir Proyek (PjBL: tidak ada UAS tertulis)	0	0		
TOTAL BOBOT						100	100		

Nilai akhir mahasiswa = Σ (Nilai mahasiswa x Bobot%). Ketercapaian CPL mata kuliah dihitung dari agregasi penilaian yang memetakan CPMK/Sub-CPMK terhadap CPL-1 dan CPL-4.

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 1: Konsep Dasar Semikonduktor dan Karakteristik Dioda	± 20 menit (Minggu ke-1)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.28: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.28.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
DISKRIPSI TUGAS		
Kuis 1 berupa soal pilihan ganda/isian singkat yang menguji pemahaman mahasiswa terhadap konsep dasar semikonduktor dan karakteristik dioda. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-1.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menerapkan konsep dasar semikonduktor dan karakteristik dioda untuk menyelesaikan soal-soal latihan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 2: Dioda Zener dan Regulator Tegangan Sederhana	± 20 menit (Minggu ke-4)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.28: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.28.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.
DISKRIPSI TUGAS		
Kuis 2 berupa soal pilihan ganda/isian singkat yang menguji pemahaman mahasiswa terhadap karakteristik dioda zener dan prinsip kerja regulator tegangan sederhana. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-4.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menjelaskan karakteristik dioda zener dan prinsip regulator tegangan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 3: Identifikasi Permasalahan Titik Kerja Transistor Bipolar (BJT)	± 20 menit (Minggu ke-7)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 4.63.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.
DISKRIPSI TUGAS		
Kuis 3 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa mengidentifikasi permasalahan penentuan titik kerja (bias) transistor bipolar (BJT). Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-7.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mengidentifikasi permasalahan penentuan titik kerja transistor bipolar (BJT)	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 4: Perumusan Masalah Rangkaian Bias Transistor	± 20 menit (Minggu ke-10)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 4.63.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.
DISKRIPSI TUGAS		
Kuis 4 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa merumuskan permasalahan analisis rangkaian bias transistor (fixed bias, voltage divider bias). Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-10.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan merumuskan permasalahan analisis rangkaian bias transistor	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA KUIS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA KUIS	WAKTU Pengerjaan Tugas
Kuis	Kuis 5: Analisis Penguat Transistor Sinyal Kecil (Common Emitter)	± 20 menit (Minggu ke-12)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.64: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 4.64.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.
DISKRIPSI TUGAS		
Kuis 5 berupa soal pilihan ganda/isian singkat yang menguji kemampuan mahasiswa menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil konfigurasi common emitter. Kuis dikerjakan secara individu pada 20 menit awal pertemuan minggu ke-12.		
BENTUK DAN FORMAT LUARAN		
Jawaban kuis dalam bentuk pilihan ganda/isian singkat pada lembar jawaban yang disediakan.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menganalisis akar permasalahan rangkaian penguat transistor sinyal kecil	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas	Tugas 1: Analisis Rangkaian Penyearah Dioda	1 pekan (Minggu ke-3)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.28: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.28.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.
DISKRIPSI TUGAS		
Tugas 1 berupa studi kasus analisis rangkaian penyearah setengah gelombang dan gelombang penuh menggunakan dioda. Tugas dikerjakan secara individu dan dikumpulkan pada minggu ke-3.		

BENTUK DAN FORMAT LUARAN									
Laporan tertulis hasil analisis rangkaian penyearah dioda beserta perhitungan tegangan keluaran.									
RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menerapkan konsep dan prinsip dasar analisis rangkaian penyearah dioda untuk menyelesaikan soal-soal latihan secara benar dan sistematis	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas	Tugas 2: Analisis Rangkaian Clipper, Clamper, dan Regulator Tegangan	1 pekan (Minggu ke-6)
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro.	CPMK 1.28: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro.	Sub-CPMK 1.28.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.

DISKRIPSI TUGAS									
Tugas 2 berupa studi kasus penerapan rangkaian clipper, clamper, dan regulator tegangan sederhana menggunakan dioda zener pada persoalan teknik elektro yang relevan. Tugas dikerjakan secara individu dan dikumpulkan pada minggu ke-6.									
BENTUK DAN FORMAT LUARAN									
Laporan tertulis hasil analisis rangkaian clipper, clamper, dan regulator tegangan sederhana.									
RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan dan keterampilan menerapkan dan mendemonstrasikan konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA									
	Nama MK					Kode MK			
	Elektronika Dasar					EAD602432			
TEKNIK EVALUASI	NAMA TUGAS					WAKTU Pengerjaan Tugas			
Tugas	Tugas 3: Identifikasi Permasalahan Titik Kerja Transistor BJT					1 pekan (Minggu ke-9)			
CPL	CPMK					SUB CPMK			
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.					Sub-CPMK 4.63.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.			
DISKRIPSI TUGAS									
Tugas 3 berupa identifikasi dan analisis permasalahan penentuan titik kerja transistor BJT pada berbagai konfigurasi rangkaian. Tugas dikerjakan secara individu dan dikumpulkan pada minggu ke-9, melanjutkan materi minggu ke-7.									
BENTUK DAN FORMAT LUARAN									
Laporan tertulis hasil identifikasi permasalahan titik kerja transistor BJT beserta data pendukung.									
RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mengidentifikasi permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA									
	Nama MK					Kode MK			
	Elektronika Dasar					EAD602432			
TEKNIK EVALUASI	NAMA TUGAS					WAKTU Pengerjaan Tugas			
Tugas	Tugas 4: Perumusan Masalah Rangkaian Bias Transistor					1 pekan (Minggu ke-11)			
CPL	CPMK					SUB CPMK			
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.					Sub-CPMK 4.63.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.			
DISKRIPSI TUGAS									
Tugas 4 berupa perumusan masalah analisis rangkaian bias transistor pada konfigurasi fixed bias dan voltage divider bias. Tugas dikerjakan secara individu dan dikumpulkan pada minggu ke-11.									
BENTUK DAN FORMAT LUARAN									
Laporan tertulis rumusan masalah rangkaian bias transistor beserta analisis awal.									
RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan merumuskan permasalahan teknik elektro secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA									
	Nama MK					Kode MK			
	Elektronika Dasar					EAD602432			
TEKNIK EVALUASI	NAMA TUGAS					WAKTU Pengerjaan Tugas			
Tugas	Tugas 5: Analisis Penguat Transistor Sinyal Kecil					1 pekan (Minggu ke-13)			
CPL	CPMK					SUB CPMK			
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.64: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.					Sub-CPMK 4.64.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.			
DISKRIPSI TUGAS									
Tugas 5 berupa analisis rangkaian penguat transistor sinyal kecil konfigurasi common emitter berdasarkan data/fakta rangkaian. Tugas dikerjakan secara individu dan dikumpulkan pada minggu ke-13.									
BENTUK DAN FORMAT LUARAN									
Laporan tertulis hasil analisis penguat transistor sinyal kecil (common emitter).									
RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menganalisis akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA TUGAS MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	NAMA TUGAS	WAKTU Pengerjaan Tugas
Tugas	Tugas 6: Proyek PjBL — Rancang Bangun Rangkaian Elektronika	2 minggu (Minggu ke-14 dan ke-15)
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.64: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 4.64.2: Menyelesaikan (C4) dan mendemonstrasikan (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.
DISKRIPSI TUGAS		
Tugas 6 merupakan proyek Project-Based Learning (PjBL) berkelompok yang dilaksanakan selama 2 minggu (minggu ke-14 dan ke-15) dengan rincian bobot: (1) Minggu ke-14 (bobot 8%): identifikasi dan analisis kasus nyata rangkaian elektronika (mis. penguat sinyal kecil atau rangkaian catu daya sederhana), serta penyusunan rencana penyelesaian dan rancangan rangkaian; (2) Minggu ke-15 (bobot 11%): penyelesaian dan pengujian rangkaian hasil rancangan, serta presentasi hasil proyek di depan kelas. Total bobot Tugas 6 adalah 19% (8% + 11%), mencakup seluruh proses proyek mulai dari identifikasi kasus hingga presentasi hasil. Evaluasi/presentasi akhir proyek pada minggu ke-16 merupakan bagian dari rangkaian evaluasi PjBL ini (lihat tabel Evaluasi Akhir Semester) dan tidak menambah bobot baru, sehingga tidak diperlukan tabel Presentasi terpisah untuk penilaian bobot.		
BENTUK DAN FORMAT LUARAN		
Laporan tertulis proyek PjBL (identifikasi kasus, rancangan, dan hasil pengujian) beserta bahan presentasi (slide) yang dipresentasikan pada minggu ke-15.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketekunan dan ketepatan dalam merumuskan rencana penyelesaian serta menyelesaikan dan mendemonstrasikan penyelesaian permasalahan rangkaian elektronika dengan pendekatan yang tepat	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA UJIAN TENGAH SEMESTER MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	Ujian Tengah Semester	WAKTU Pengerjaan Tugas
Ujian	Materi pertemuan ke-1 s.d. ke-7: dioda dan aplikasinya (penyearah, dioda zener, clipper/clamper, regulator tegangan), serta identifikasi permasalahan titik kerja transistor BJT (Sub-CPMK 1.28.1 s.d. Sub-CPMK 4.63.1).	100 menit (TM 2 x 50”), dilaksanakan pada minggu ke-8.
CPL	CPMK	SUB CPMK
CPL-1: Kemampuan menerapkan pengetahuan matematika, ilmu pengetahuan alam dan/atau material, teknologi informasi dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro. CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 1.28: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar dalam penyelesaian persoalan teknik elektro. CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 1.28.1 s.d. Sub-CPMK 4.63.1
DISKRIPSI TUGAS		
Ujian Tengah Semester (UTS) berupa ujian tertulis individu yang mencakup materi pertemuan ke-1 s.d. ke-7, meliputi dioda dan aplikasinya, dioda zener, clipper/clamper, regulator tegangan, serta dasar identifikasi permasalahan titik kerja transistor BJT. Soal berbentuk esai/uraian yang menguji pemahaman konsep dan kemampuan analisis rangkaian elektronika dasar.		
BENTUK DAN FORMAT LUARAN		
Lembar jawaban ujian tertulis, dikerjakan secara individu dalam waktu 100 menit.		

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan menjawab soal-soal ujian tengah semester materi pertemuan ke-1 s.d. ke-7	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RENCANA UJIAN AKHIR SEMESTER MAHASISWA		
	Nama MK	Kode MK
	Elektronika Dasar	EAD602432
TEKNIK EVALUASI	WAKTU Pengerjaan Tugas	
Ujian	Evaluasi/Presentasi Akhir Proyek Presentasi dan demonstrasi akhir proyek rangkaian elektronika hasil Tugas 6 di depan dosen dan mahasiswa lain (PjBL: tidak ada UAS tertulis, nilai proyek telah dinilai pada Tugas 6, bobot pada tabel Portofolio Penilaian = 0%).	
100 menit, dilaksanakan pada minggu ke-16.		
CPL	CPMK	SUB CPMK
CPL-4: Mengidentifikasi, merumuskan, menganalisis dan menyelesaikan permasalahan teknik elektro.	CPMK 4.63: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar. dan CPMK 4.64: Menganalisis (C4) dan menyelesaikan permasalahan teknik elektro terkait mata kuliah Elektronika Dasar.	Sub-CPMK 4.63.2 s.d. Sub-CPMK 4.64.2 (materi pertemuan ke-9 s.d. ke-15)

DISKRIPSI TUGAS	
Evaluasi Akhir Semester berupa presentasi dan demonstrasi akhir proyek PjBL (Tugas 6) berupa rangkaian elektronika yang telah diselesaikan, dipresentasikan di depan dosen dan mahasiswa lain pada minggu ke-16. Karena mata kuliah ini berjenis PjBL, tidak terdapat ujian tertulis UAS; nilai proyek telah diperhitungkan sepenuhnya pada Tugas 6, sehingga bobot evaluasi akhir ini pada tabel Portofolio Penilaian adalah 0%.	
BENTUK DAN FORMAT LUARAN	
Presentasi dan demonstrasi hasil proyek di depan kelas, disertai tanya jawab dan umpan balik dari dosen.	

RUBRIKASI PENILAIAN									
Komponen Penilaian	Indikator Penilaian								
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A
Ketepatan mempresentasikan dan mempertanggungjawabkan hasil proyek akhir rangkaian elektronika	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100

RUBRIK PENILAIAN

SUBCPMK	Kategorisasi Tingkatan Kinerja									Pengampu Penilai
	E	D	C ⁻	C	C ⁺	B ⁻	B	B ⁺	A	
Sub-CPMK 1.28.1: Menerapkan (C3) konsep dan prinsip dasar mata kuliah Elektronika Dasar untuk menyelesaikan soal-soal latihan secara benar dan sistematis.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 1.28.2: Menerapkan (C3) dan mendemonstrasikan (P3) konsep dan prinsip dasar mata kuliah Elektronika Dasar secara terampil dalam menyelesaikan persoalan teknik elektro yang relevan.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.

Sub-CPMK 4.63.1: Mengidentifikasi (C2) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara tepat berdasarkan data/gejala yang teramati.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 4.63.2: Merumuskan (C3) permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara sistematis dan logis dalam bentuk pernyataan masalah yang jelas.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
Sub-CPMK 4.64.1: Menganalisis (C4) akar permasalahan teknik elektro terkait mata kuliah Elektronika Dasar secara mendalam dan berbasis data/fakta yang relevan.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.

Sub-CPMK 4.64.2: Menyelesaikan (C4) dan mendemonstrasika n (P3) penyelesaian permasalahan teknik elektro terkait mata kuliah Elektronika Dasar dengan pendekatan yang tepat, serta menunjukkan ketekunan (A3) dalam mencoba berbagai alternatif solusi.	< 50	50 - 54	55 - 64	65 - 69	70 - 74	75 - 79	80 - 84	85 - 89	90 - 100	Salmawaty Tansa, ST., M.Eng. & Iskandar Z. Nasibu, S.Pd, M.Eng.
--	------	---------	---------	---------	---------	---------	---------	---------	----------	--

REFERENSI.

DAFTAR PUSTAKA	
No	Referensi
Pustaka Utama:	
1	Boylestad, R.L., & Nashelsky, L. (2013). Electronic Devices and Circuit Theory, 11th Edition. Pearson.
2	Sedra, A.S., & Smith, K.C. (2020). Microelectronic Circuits, 8th Edition. Oxford University Press.
3	Neamen, D.A. (2009). Microelectronics: Circuit Analysis and Design, 4th Edition. McGraw-Hill.
4	Millman, J., & Halkias, C. (2010). Electronic Devices and Circuits, 2nd Edition. McGraw-Hill.
5	Rashid, M.H. (2016). Microelectronic Circuits: Analysis and Design, 3rd Edition. Cengage Learning.
6	Malvino, A.P., & Bates, D.J. (2016). Electronic Principles, 8th Edition. McGraw-Hill.
7	Floyd, T.L. (2018). Electronic Devices, 10th Edition. Pearson.
8	Sutrisno. (1986). Elektronika: Teori dan Penerapannya Jilid 1. Penerbit ITB.
Pustaka Pendukung:	
9	Sudirham, S. (2012). Analisis Rangkaian Elektronika. Darpublic.
10	Modul/Diktat Elektronika Dasar, Jurusan Teknik Elektro, Universitas Negeri Gorontalo.